

스마트특성화 기반구축사업
[소프트웨어 기반 지능형 SoC/FPGA 모듈화 지원사업]
전문인력양성 교육생 모집 공고

구미전자정보기술원은 경북테크노파크, 경북IT융합산업기술원과 함께 산업통상자원부가 주관하고 있는 스마트특성화 기반구축사업의 일환으로 『SoC/FPGA 기반 지능형 시스템 모듈』 산업 혹은 해당 연계 산업의 기업 재직자를 대상으로 전문인력양성을 위한 교육을 시행하고 있습니다. 아래와 같이 스마트특성화 기반구축사업의 전문인력양성 교육생 모집을 공고하오니, 희망하시는 관련 종사자 여러분의 많은 신청 바랍니다.

2023. 6.

구미전자정보기술원 차세대반도체연구센터

2023년 스마트특성화기반구축사업 Zynq MPSoC 기반의 임베디드SoC 디자인 설계과정 교육생 모집 안내

2023년 스마트특성화기반구축사업 전문인력 양성 지원사업의 FPGA 설계 인력양성을 위한 교육생을 아래와 같이 모집하고자 합니다.

1. 교육명 : Zynq MPSoC 기반의 임베디드SoC 디자인 설계 (무료교육)
2. 교육개요 : Xilinx의 디바이스 중에 ZYNQ/MPSoC 디바이스의 Architecture를 이해하고, Xilinx에서 지원하는 Vivado의 사용 메커니즘을 이해하여 MPSoC(ZYNQ)의 PS/PL 개발을 위한 설정을 이해. MPSoC(ZYNQ)의 PS(Processor)블록을 동작 실습하기 위해서 Xilinx사에서 제공하는 Software 환경인 Vitis에서 제공하는 예제 코드를 이용하여 Vitis에서 작업을 하고 Vivado 기반의 PL로직 구성과 연계하여 로직을 구성하여 디자인을 다운로드 하고 디버깅을 하는 코스
3. 모집기간 : 2023년 6월 28일 ~ 7월 19일
4. 지원대상
 - FPGA 개발을 해야 하는 하드웨어 담당자
 - Vivado를 이용한 Xilinx FPGA 개발이 필요한 엔지니어
5. 지원기준 : 경북도내 기업 재직자
6. 교육일정 : 2023년 7월 20일(목) ~ 7월 21일(금)
7. 교육운영계획

1 일차

교육 시간	교육 내용
09:30~10:50	MPSoC(ZYNQ)의 Processing System Overview
11:00~12:00	MPSoC(ZYNQ)의 Programmable Logic 이해
12:00~13:00	점심시간
13:00~13:50	Coretex 이해
14:00~14:50	MPSoC(ZYNQ)의 Processor I/O Peripheral 이해
15:00~15:50	MPSoC(ZYNQ)의 기본 구성 실습
16:00~17:30	MPSoC(ZYNQ) PS-PL 인터페이스 이해

2 일차

교육 시간	교육 내용
09:30~10:50	MPSoC(ZYNQ)의 AXI 인터페이스 소개
11:00~12:00	MPSoC(ZYNQ)의 PS-PL 구성 및 다운로드 동작 실습
12:00~13:00	점심시간
13:00~13:50	MPSoC(ZYNQ)의 SoC Configuration 이해
14:00~14:50	MPSoC(ZYNQ)의 Timer, Interrupt, DMA 이해
15:00~15:50	MPSoC(ZYNQ)의 DMA 동작 실습
16:00~17:30	MPSoC(ZYNQ)의 DMA 동작 실습

8. 문의처 : 구미전자정보기술원 차세대반도체지원센터 강병호 선임(054-460-9084)

9. 신청서 제출방법 :

- 첨부파일 작성 후 E-mail 제출(bhkang@geri.re.kr) 또는
- 네이버폼을 통한 온라인 접수 ([Online 접수 링크](#)) ← Click